IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re Patent Application of

Applicant	:	Yuh-Chin CHANG et al.)	
Appln. No.	:	Not Yet Assigned)	
Filed	:	January 16, 2004)	
For	:	Method of Improving Audio)	
Atty. Dkt.	:	Performance and Power Utilization of a Portable Audio Device with Electronic Anti-Shock System (EASS))	January 16, 2004

33144-200242

Commissioner for Patents P.O. Box 1450 Alexandria, VA 22313-1450 Box: Examining Group

SUBMISSION OF CERTIFIED COPY OF PRIORITY DOCUMENT

Sir:

Submitted herewith is a certified copy of Application No. 092128355 filed on October 14, 2003 in Taiwan, the priority of which is claimed in the present application under the provisions of 35 U.S.C. 119.

Respectfully submitted,

Fei-Fei Chao, Ph.D. Registration No. 43,538

VENABLE LLP 575 7th Street, N.W.

Washington, DC 20004-1604 Telephone: (202) 344-4000 Direct dial: 202-344-8011 Telefax: (202) 344-8300

FFC/rdk DCDocs2/516401







中華民國經濟部智慧財產局

INTELLECTUAL PROPERTY OFFICE MINISTRY OF ECONOMIC AFFAIRS REPUBLIC OF CHINA

茲證明所附文件,係本局存檔中原申請案的副本,正確無訛,其申請資料如下:

This is to certify that annexed is a true copy from the records of this office of the application as originally filed which is identified hereunder:

申 請 日: 西元 <u>2003</u>年 <u>10</u>月 <u>14</u>日 Application Date

申 請 案 號: 092128355

Application No.

申 請 人: 晶展科技股份有限公司、Applicant(s)

局 Director General







發文日期: 西元 <u>2003</u> 年 <u>11</u> 月 <u>13</u> 日

Issue Date

發文字號: 09221147440

Serial No.

ग्रेट जिल्ला प्रति वित्त वि



發明專利說明書

(本說明書格式、順序及粗體字,請勿任意更動,※記號部分請勿填寫)

※申請案號:

※申請日期:

※IPC 分類:

壹、發明名稱:(中文/英文)

電子防震系統效能提升方法

貳、申請人:(共1人)

姓名或名稱:(中文/英文)

晶展科技股份有限公司

代表人:(中文/英文)

朱 建 彰

住居所或營業所地址:(中文/英文)

新竹市新竹科學工業園區研發二路13號2樓

圈 籍:(中文/英文)

中華民國

参、發明人:(共4人)

姓 名:(中文/英文)

- 1. 張 鈺 欽
- 2. 周 暉 雅
- 3. 李 弘 展
- 4. 陳 鵬 程

住居所地址:(中文/英文)

新竹市新竹科學工業園區研發二路13號2樓

國 籍:(中文/英文)

中華民國

肆、聲明事項:

伍、中文發明摘要:

本發明係關於一種電子防震系統(EASS, Electronic Anti-Shock System)效能提升方法,係經由提高電子防震系統中動態隨機記憶體(DRAM)的利用效率,以延長防震處理時間;主要係令輸入電子防震系統中的脈碼調變信號在送入動態隨機記憶體之前先以一高壓縮率處理將其轉換成位元串流,另對動態隨機記憶體送出的位元串流解碼還原為原始信號;由於動態隨機記憶體前段的壓縮率提升,故可大幅提高動態隨機記憶體使用效率,而有效提升電子防震系統之效能。

陸、英文發明摘要:

柒、指定代表圖:

- (一)本案指定代表圖為:第(二)圖。
- (二)本代表圖之元件代表符號簡單說明:
 - (10) MPEG編碼器 (20) 動態隨機記憶體
 - (21)(22)先進先出緩衝器
 - (30)動態隨機記憶體
 - (40) MPEG 解碼器

捌、本案若有化學式時,請揭示最能顯示發明特徵的化學式:

玖、發明說明:

【發明所屬之技術領域】

本發明係關於一種電子防震系統效能提升方法,主要在音訊資料進出電子防震系統中的動態隨機記憶體時,以MPEG(Moving Picture Experts Group)格式進行編/解碼,藉以提高動態隨機記憶體之使用效率,進而延長防震時間之方法。

【先前技術】

為確保雷射播放機(CD player)不受短暫震動影響其播放音質,一般攜帶型雷射播放機內多設有一電子防震不等人。Electronic Anti-Shock System),其基本架構係如第三圖所示,主要係將左右聲道的音源分開處理,其一方聲道的脈碼調變(PCM)信號分別由一 ADPCM 編碼後分別送入一動態隨機記憶體(72)(71、)進行編碼後分別送入一動態隨機記憶體(72)(72、),而由動態隨機記憶體(72)(73、),近出的資料再由一 ADPCM 解碼器(73)(73、),近路碼壓解碼還原後的左/右聲道脈碼調變信號再同時間不至一音訊處理器(74)處理後予以播放。在前述器下至一音訊處理器(74)處理後予以播放。在前述器下面數態隨機記憶體(72)(72、)持續儲存一段時間的資料,以產生一緩衝防震作用,至於防震處理時間的長知則視編解碼技術的壓縮率與動態隨機記憶體的容量大小而定。

前述的傳統電子防震系統主要係採用可適性差異脈碼

調變 (ADPCM)技術進行編解碼,首先,PCM(Pulse Code Modulation)係一種脈碼調變方式,其為類比信號轉換為數位信號的主要原理,此種方式主要係將語音波形單純地就固定頻率予以取樣儲存,優點為聲音十分逼真,缺點則在其佔用的記憶體空間太大。又 ADPCM 則係一種可適性差異脈碼調變方式,其係透過適當比率對語音進行壓縮,如將 12 bit/sample 的波形以 3:1 之比率壓縮成 4 bit/sample,再以 1:3 之比率進行解壓縮,即可還原為 12 bit/sample 的波形信號,其佔用記憶體空間較單純的 PCM 小,但其缺點在於壓縮率偏低(容詳述於后)。

既有 ADPCM 的編碼方式可分為 4 位元模式與 3 位元模式,其中 4 位元模式下的位元率 (Bit rate)為:

4(bits)×44100×2(聲道)=352,800 KBPS

又 3 位元模式下的編碼率(Bit rate)為:

3(bits)×44100×2(聲道)=264,600 KBPS

當前述電子防震系統中的動態隨機記憶體其容量為 16M Bits 時,前述兩模式可用的防震處理時間分別為:

4 位元模式: 16,000,000÷352,800=45.35(sec)

3 位元模式: 16,000,000÷264,600=60.46(sec)

由上述可知,電子防震系統的處理時間長短與記憶體容量、編碼率存在直接的關聯,由於動態隨機記憶體的成本高,在不使用更大容量記憶體的前提下,惟有提高資料的編碼率,但如前揭所述,既有電子防震系統使用的ADPCM,其缺點即在於壓縮率偏低,而無法滿足前述需求

, 進而無法節省更多的電力及使電子防震系統具有更理想的效率表現。

【發明內容】

因此,本發明主要目的在提供一種藉提高資料編碼率以增加電子防震系統中動態隨機記憶體之儲存資料量,進而延長防震時間之方法。

為達成前述目的採取的主要技術手段係令輸入電子防震系統中的脈碼調變信號在送入動態隨機記憶體之前先以一高編碼率的 MPEG 壓縮格式將其轉換成位元串流,另對動態隨機記憶體送出的位元串流解碼還原為信號;

前述方法提升壓縮率的前提在於使雷射播放機的音訊 再生品質仍接近於 CD 品質,在此狀況下,由於動態隨機 記憶體前段的壓縮率顯著提升,其可在確保音質、節省用 電等條件下大幅提高動態隨機記憶體使用效率,而有效延 長電子防震系統之處理時間。

前述的 MPEG 格式可為 MPEG 1。

前述的 MPEG 格式可為 MPEG 2。

【實施方式】

如前揭所述,所謂的電子防震系統,係將類比音源轉換成脈碼調變信號經壓縮後送入一動態隨機記憶體,由動態隨機記憶體維持儲存一段時間的資料量,以產生防震作用,而由動態隨機記憶體送出的資料再經解壓縮後再生播放。

又,本發明則係令輸入至電子防震系統的脈碼調變信號先以一高編碼率的壓縮格式將其轉換成位元串流後再送入動態隨機記憶體,而對動態隨機記憶體送出的位元串流則以相同的格式解碼還原為原始信號;

就既有具備高編碼率且能維持音訊再生品質接近於CD水準者,動畫專家群組(MPEG, Moving Picture Experts Group)為可行且理想的壓縮格式,首先 MPEG 在編碼率方面,其 LAYER III、LAYER III 可達的編碼率係如第一圖所示,由於編碼率高低與影音訊號再生品質呈反比,當碼碼率偏高時,即直接影響影音訊號的再生品質,而電子防震系統係運用雷射播放機,其改變編碼率的前提在於不能使音訊再生品質降低水準,故在第一圖所示的 MPEG 的LAYER II、LAYER III 編碼率中,本發明係在編碼率與再生音質間取得一較佳的平衡值,如在 LAYER II 取 160K bits,在 LAYER III 取 128K bits;以動態隨機記憶體過分別如下:

LAYER II : $16,000,000(bits) \div 160,000(bps) = 100 (sec)$

LAYER III: $16,000,000(bits) \div 128,000(bps) = 125 (sec)$

相較於 ADPCM 技術的 3 或 4 bit 模式,其防震處理時間可延長達 2~3 倍之多,而有效提升電子防震系統之工作效率。

至於賴以達成前述目的之具體裝置,其一較佳實施例之系統示意圖,請參閱第二圖所示,其包括有:

- 一 MPEG 編碼器(10),係對輸入的左/右聲道脈碼調變信號 s_1 , s_r 壓縮成 MPEG 格式,並以位元串流(bit stream)形式送出;
- 一動態隨機記憶體(20),其輸入端及輸出端分別設有一先進先出緩衝器(21)(22),其中輸入端的先進先出緩衝器(21)條與 MPEG編碼器(10)的輸出端連接;
- 一動態隨機記憶體控制器(30),係分別與前述動態隨機記憶體(20)及兩先進先出緩衝器(21)(22)連接,以控制位元串流之送入/送出動態隨機記憶體(20);
- 一 MPEG 解碼器(40),係透過前述先進先出緩衝器(22)與動態隨機記憶體(20)連接;其中,前述MPEG 編碼器(10)與 MPEG 解碼器(40)可為MPEG 1或 MPEG 2者。

在前述系統架構下,利用 PCM 技術轉換的左/右聲道信號 S1, Sr 送入 MPEG 編碼器(10)中,該信號係先經由一先進先出緩衝器送入靜態隨機記憶體中暫存,又靜態隨機記憶體的輸出信號則配合一動態模組之安排進行副頻帶編碼,接著進行不連續量化編碼處理,最後進行訊框封裝以產生位元串流後送出。

又,該位元串流經由先進先出緩衝器(21)在動態隨機記憶體控制器(30)的控制下送入動態隨機記憶體 (20),由於 MPEG 編碼器(10)高壓縮率(資料輸 出量減少),亦因此提高了動態隨機記憶體(20)的使用效率,故可延長其防震時間。又由動態隨機記憶體(20)的分別送出的位元串流則經由先進先出緩衝器(22)係將研PEG解碼器(40),該MPEG解碼器(40)係將是分別的位元串流進行訊框解封裝,並進行反量化與對映處理,以供解壓縮還原至原始的信號型態,供進一步重組及音訊處理後予以播放。

【圖式簡單說明】

(一)圖式部分

第一圖:係 MPEG 格式 LAYER II、LAYER III 編碼率 對照表。

第二圖:係本發明之系統方塊圖。

- 第三圖:係傳統電子防震系統之系統方塊圖。
- (二)元件代表符號
- (10) MPEG編碼器(20)動態隨機記憶體
- (21)(22)先進先出緩衝器
- (30)動態隨機記憶體
- (40) MPEG 解碼器
- (71)(71') ADPCM 編碼器
- (72) (72') 動態隨機記憶體
- (73)(73') ADPCM 解碼器
- (74)音訊處理器

拾、申請專利範圍:

- 1.一種電子防震系統效能提升方法,主要係令輸入電子防震系統中的脈碼調變信號在送入動態隨機記憶體之前先以一高編碼率的動畫專家群組(MPEG)格式將其壓縮轉換成位元串流,再送入動態隨機記憶體,又對動態隨機記憶體送出的位元串流以 MPEG 解壓還原為原始信號,藉以在維持再生音質的前提下,延長防震時間。
- 2·如申請專利範圍第1項所述之電子防震系統效能提升方法,該 MPEG格式為 MPEG 1。
- 3·如申請專利範圍第1項所述之電子防震系統效能提升方法,該 MPEG格式為 MPEG 2。
- 4·一種如申請專利範圍第1項所述之電子防震系統,其包括有:
- 一 MPEG 編碼器,係對輸入的左/右聲道脈碼調變信號壓縮成 MPEG 格式,並以位元串流(bit stream)形式送出;
- 一動態隨機記憶體,其輸入端及輸出端分別設有一先進先出緩衝器,其中輸入端的先進先出緩衝器係與 MPEG 編碼器的輸出端連接;
- 一動態隨機記憶體控制器,係分別與前述動態隨機記憶體及兩先進先出緩衝器連接,以控制位元串流之送入/ 送出動態隨機記憶體;
- 一 MPEG 解碼器,係透過前述先進先出緩衝器與動態隨機記憶體連接。

- 5·如申請專利範圍第4項所述之電子防震系統,該MPEG編碼器與MPEG解碼器為MPEG1格式。
- 6·如申請專利範圍第4項所述之電子防震系統,該MPEG編碼器與MPEG解碼器為MPEG2格式。

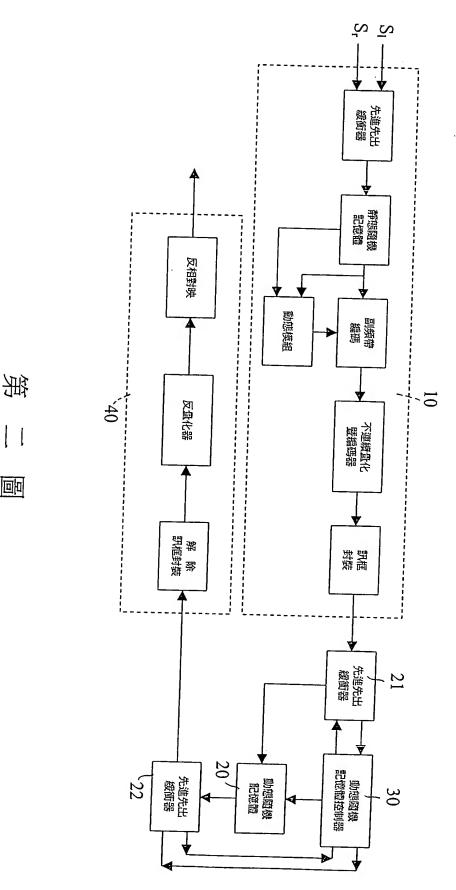
拾壹、圖式:

如次頁

II	III
32K	32K
48K	40K
56K	48K
64K	56K
80K	64K
96K	80K
112K	96K
128K	112K
4 年 160K 4 4 4 4 4 4 4 4 4 4 4 4 4 4 4 4 4 4 4	128K
192K	160K
224K	192K
256K	224K
320K	256K
384K	320K

第 一 圖





回回

:



